(B) 日本国特許庁 (JP)

① 特許出願公開

⑫公開特許公報(A)

昭60-20327

①Int. Cl.4 G-11 B 7/09 21/10 識別記号

庁内整理番号 Z 7247---5D 7541--5D 砂公開 昭和60年(1985)2月1日

発明の数 1 審査請求 未請求

(全 11 頁)

69ジッタ測定装置

햂

②特

昭58-128434

22出

願 昭58(1983)7月14日

@発 明 者 見城英志

東京都渋谷区幡ケ谷2丁目43番 2号オリンパス光学工業株式会

社内

@発 明 者 坂本正治

東京都渋谷区幡ケ谷 2 丁目43番 2 号オリンパス光学工業株式会

社内

⑪出 願 人 オリンパス光学工業株式会社

東京都渋谷区幡ヶ谷2丁目43番

2号

四代 理 人 弁理士 鈴江武彦

外2名

明細盤の浄む(内容に変更なし) 明 細 毎

1. 発明の名称

ジッタ御定装置

2. 特許 朗求の 範囲

- (1) 記錄媒体を驱動する趨動手段と、前記記錄媒体に情報を記録する記録手段と、前記記錄媒体から情報を再生する再生手段と、前記再生手段による再生信号の時間情報を使出する検出手段と、前記各手段の作品タイミングを制御する側面手段とからなるシッタ測定装置。
- (2) 節記記以發体が光ティスクであり、前記 認効手段が高さ調節可能なターンテーブルを有 し、前記記録手段もしくは前記符生手成が前記 ターンテーブルに固定された前記光ディスクに 対する相対的角度及び相対的位配の関節可能な 光学ピックアップを有し、前記校出手段が前記 科生信号の2値化信号のペルス幅を測定することを特徴とする特許初次の範囲第1項記録のジッタ調定要数。
 - (3) 前記記録媒体としての光ディスクの低心

母をトラックエラー信号を用いて校出するととを特徴とする特許請求の範囲第1項または第2項に記載のジッタ測定装置。

- (4) 前記記錄手段の記錄密度を任意に設定可能であり、前記再生手段が前記任意に設定された記錄密度で記錄された情報を再生可能であることを特徴とする特許請求の範囲第1項ないし第3項のうちいずれかに記載のジッタ測定裝置。
- (5) 前記2位化信号が御定に適しているか否かをその時間遅れを利用して磁器し、 測定に適している場合にのみ前配校出手段で校出することを特徴とする特許譲求の範囲第2項ないし第4項のうちいずれかに記載のジッタ測定契性。
- (6) 前記光ディスクに情報を記録する誤また は前記光ディスクに記録された情報を再生する 際に、光ディスクに照射するレーザピームの強 度が任意に設定可能であることを特徴とする特 許部水の範囲第2項ないし第5項のいずれかに 記載のシッタ研定装置。
 - (7) 前配時間情報は前配御定された再生信号

特問昭60-20327(2)

の時間既を示し、前記校出手段が前記時間概を統計処理し、表示する機能を有することを特徴とする特許限次の範囲第1項ないし第6項のいずれかに記録のシッタ測定報優。

3. 発明の評細な説明

この発明は記録媒体のシッタの測定装置に関 する。

ペルス幅等)から再生信号のジッタを検出する。 との検出結果をたとえば統計処理することによ り、ジッタの顧因となる要因を1つ1つ分離す る。とうして、ジッタと各項因との関係を確認 し評価することができる。

 ィスクから再生されるアータの品質改善のため に、 測定結果を分析することは有効である。 しかし、今日まで、とのようなジッタの制定接低 は存在していない。

この発明の目的は、前述した記録密度等のデータ品質関連要素とシッタとの関係を調定する 測定装置を提供することである。

ル3のが取り付けられる。ターンテーブル3の にはティスク止め32により光ディスク3イが 固定される。一方、アンプ24の出力倡号は信 号処理部36に入力される。信号処理部36の 出力倡号はインターベル創定部38に入力され

るためにペルスを発生する。このペルス福は特に限定されないがる2ms 程度でよい。このワンショットァイのQ出力は、抵抗76及びキャペシタァ8により構成される遅延回路を介して4t時間避れたワンショットァイのQ出力信号E74A(第4図c)となる。ワンショットァイのQ出力信号E74A(第4図c)と信号E76の設計がついると、ナアンドゲート80でとると、ナアンドゲート80の出力からインデックスペルスE80(第4図(c))が得られる。

第2図において、インデックスペルスE80はコントロール回路44に入力される。コントロール回路44はインデックスペルスE80にもとづいて光ティスク34の1回転を検出する。コントロール回路44はこのインデックスペルスE80を用いて、光ディスク34の1回転に関して、後述する偏心測定回路56等の各部をコントロールする。

第 5 図 (a) はコントロール回路 4 4 の構成を示す。 RSFF (RS フリップフロップ) 8 1は切替えス

ンアックス校出回路 4 2 はインデックスセンサ 4 0 の出力信号 E 4 0 (4 4 図(4)) から、光ディスク 3 4 のインテックスによる信号 E 4 0 (3 4 図(4)) を校出する。

第3回はインテックス検出回路42の榕成例・ を示す。インデックスセンサイクの出力信号 Eioはコンペレータフoの正入力端子に入力 される。コンパレータ10の負人力磁子には一 定單位.Eo が印加される。コンパレータフのは催 号E 4 0 の配位と配位 E。を比較し、信号 E 4 0 を電位(スライスレベル) Eo で 2 値化した 2 値 化信号E70(餌4図(1))を出力する。信号 Eフロはインパータフィを介して反転されて信 号E12となり、ワンショット14に入力され る。ワンショットフィはサンドイッチディスク 構造を持つ光ディスク34の裏面反射の影響に より発生する疑似インデックス信号E10~ (b))を吸収し、信号 E 4 0 (第 4 図 (a)) の 2 · 値化された信号PI(毎4図6))のみを検出す

イッチ82の切替えにより、セット又はりセッ ト状態となる。 RSFF がセット状態のとき、信号 E80を受けて一回転ゲート83は光ティスク 3 4 の 1 回転の間信号を出力する。 ゲート 8 3 の出力信号はインパータ84により反転されて、 信号E84とたる。この信号E84は依必する 個心測定回路 5 6 化与えられる。また、コント ロール回路 44は後述する PLL - モータドライ パ 4 6 の ON-OFFを制御する。この辨成 例を第 5 図(b)に示す。切替えスイッチ86を切替えて RSFF 85をセット状態にすると RSFF 85のQ出 力はHレベルとなり、リセットされるとRSFF 85のQ出力はLレベルと左る。この供号がイ ンパータ81により反転されて、信号E81と なる。この信号E81にもとづいて、 PLLモー タドライバ16は、モータ11の回転/作止を 副御する。また、コンチロール回路44はサー ポドライバイ8も制御する。この構成例をRS 5 図(c)に示す。 RSFF 8 8 は切替えスイッチ 8 9 に よりセット状態又はリセット状態に設定される、 この RSFF 8 8 の出力信号はインパータ9 o によ り反伝され、信号E90としてサーポドライベ 4 8 に与えられる。との信号E90によりサー ポドライスィ8のサーボ箇作がON-OFFされる。 コントロール回路14はさらにLD(レーザ メイオ ード)のON-OFFを制御する。この報应例を思る 図(d) 化示す。 第5 図 6)、 (c) と同様に、 RSFF91 は切容えスイッチ92によりセット状態又はり セット状態に設定される。この RSFF・9 1の出 力倡号はインパータ93により反伝されて、信 号Eg 並としてA、P、C(自動パワーコント ローラ) 5 2 K 入力される。A、P、C 5 2 は 倡号E93にもとづいて、LOD(レーザ メイ オード ドライバ)50を削御し、これにより ピックアップ 2 2 の LD (レーザ ダイオード)を ON-OFF する。また、コントロール回路 4 4 は役 述するデータコントロール回路 5 8 の群込みデ - タを創御する。

モータ」(は内部にエンコーダを有している。 このエンコーダの出力は PLL モータドライバ

れる。この反射光はピックアップ22内の4分 期ティティクターに入射する。 4分割ティティ クターの出力 個号 E22はアンプ 24に入力さ れる、付号E22はアンプ24内で加減収算さ れてフォーカスエラー/トラックエラー信号 E24Aとしてサーポドライバイ8に与えられ る。また、ディティクタの加算信号E24Bは 2 値化回路 5 4 に入力される。サーポドライベ 48はコントロール回路 44からの信号 R90 のロジックレベルに従って、信号E21Aを用 いてピックアップ22の駆動部を制御し、光ア ィスク31に対するフォーカス副御及びトラッ ク調御を行う。サーポドライバ48に人力され た伯号E24Aのうちトラックエラー佰号の成 分は増幅されて信号E 4 8 (第 6 図 (a)) とたり、 個心剤定回路 5 6 に入力される。

個心 初 定 回 路 5 6 の 将 成 例 を 部 7 図 に 示 す ・ サー * * * ライ * * * 8 か ら の ト ラ * * ク エ ラ ー 信 号 E * 8 (第 6 図 (a)) は * * * フ * * 9 * 4 を 介 し て コ ン * * レ ー * 9 * 5 の 正 入 力 塩 子 に 入 力 さ れ る * コ

ピックアップ22の内部には LD (レーザ ダイオード)が入っている。 この LD は存生時には一定光飛のレーザ光を光ディスク34に脱射しい記録時には配録する情報に従った発光を行なう。 この LD は LDD (レーザ ダイオード ドライバ) 50と A、P、C、52により制御される。 LDD 50の制御により、 LD からのレーザビームの強度を任意に設定できる。 また A、P、C、52 は LD 内に配置されたピンダイオードにより LDの発光 最を検出し、この検出結果に対応した側側 信号 E 52 で LDD 50 を創御する。 これにより ピックフィア22 内の LD のレーザ出力パワーが 制御される。

LDからのレーザ光は光ヤィスク34で反射さ

ンパレータ95の負入力端子には一定電位E: が印加される。コンパレータ95はパッファ 9 1から出力されるトラックエラー信号 E 9 1 の配位と電位EIを比較して、入力されたトラ , ク エ ラ ー 信 号 E 9 4 を 2 値 化 信 号 E 9 5 (都 6 図(b)) に変換する。 信号 E 9 5 はインパータ 96を介して信号E96となってカウンタ97 に入力される。 カウンタタクはコントロール回 路44から入力される一回転信号E84を用い て光ティスク34の1回転の間信号 E96のパ ルス数をカウントする。とのカウント結果は表 示器98に入力される。カウンタ97によりカ ウントされた信号E96のペルス数は、光ディ スク34の1回転の間に光ディスク34の個心 によりピックアップ 22 を在役して傾切ったト ラック数に対応する。実際の偏心トラック数は このパルス故を1/2 したものである。よって殺 示器98はカウンタ91のカウント数を 1/2 し た値を表示する。との表示値から実際の個心の 程度がわかる。

特開昭60-20327(5)

テータコントロール回路 5 8 は外部テータ信 易多 MFM 被即(Modified Frequency Moduration) し、光アィスク34に記録するライトアータと して出力する。このデータコントロール回路 5 8 の構成例を3 8 図に示す。外部ランダムデ ータ信号 ED はパッファレジスタ 100 に入力さ れる。発掘回路102からの内部クロック信号 EIO2Aは、シフトクロック借号としてパッ ファレジスタ 1 0 0 亿入力される。信号 E102A により内部着ロックに同期した外部ランダムデ ニタ EDがアークE100としてパッファレジス タ100から出力される。パッファレジスタ 100から出力されるデータE100のデータ レートは発移回路102の発掘周波数によって 次足できる。変調器101はデータE100と 発版回路 J 0 2 からの内部 クロック に 同期 した アューティ 5 0 多 の テー タ E 1 0 2 B と を MFM 変調する。変調器 1 0 4 で変調された出力信号 E104はゲート106に入力される。ゲート 100の開閉はコントロール回路14からのコ

ントロール信号 ECO により側御される。ゲート 106が開くと、信号E104は背込みデータ E I O 6 として出力される。啓込みアータE106 は第2図 LDD 5 0 に入力される。また、発掘国・ 路102は外部装置用にクロック信号 ECL を出 カする。

2 値化回路 5 4 はアンプ 2 4 で増幅されたピ ックアップ22からの和信号E24B(出9図 (a)) を 2 値化して信号 E 5 4 A (照 9 図 (b)) と する。さらに、この2値化回路5~は、この個 号 E 2 4 B の 2 値化信号 E 9 5 A の パルスが 項 正かどりかを確認する回路を有する。まず、と の回路はこの2値化された借号(第9図(1)を その1ペルス期間以上遅延させるアィレー回路 . によって、ティレード信号E54(舞9図(c)) を発生する。との1パルス期間以上の遊れの間 にそのパルスが遊正であるかどりかを確認する。 すなわち、まず、信号E5 √ A (寫 9 図 6))の 立上がりで微分パルスを得る(据 9 図 (d))。と の微分ペルスに同期してワンショットを起助さ

せ測定信号 E 5 4 A のペルス幅より短いペルス を得る(男の図(f))。このペルスの立下がりに 同期してウィンドパルス(毎9図回)をワンシ ョットにて発生させる。とのウィンドペルスの ペルス発生期間内に測定ペルスE54Aの立下 がり微分ペルス(前9四旬)が発生するか否で 阅定対象のペルスが適正かどうかを確認する。 つまり、このウィンドパルス(第9図回)のパ ルス発生期間内に発生した立下がり微分パルス (前 9 図(h)) が信号 EXT 、 ARM となりインター ペル湖定回路 f o に入力される。さらにディレ ード信号E54(359図(c))がインターペル側 定回路 6 0 亿入力される。インターバル測定回・ 路 6 0 は 2 値化回路 5 1 からの値号 EXT、ARM と ディレード信号E 5 4 化よりパルス幅を側定し 記録表示する。

例を示け、個号 EXT、ARM は RSFF (RS フリップ ・ フロップ)110に入力される。RSFF110は 個号 EXT、ARM の立上がりてセットされる。との

RSFF110 のQ出力信号E110はゲート112 の第1の入力端子に入力される。一方、信号 B54はペッファアンプリ14に入力される。 パッファアンプ111の出力信号は2分され、 一方の信号E114Aはゲート112の訳2の 入力端子に入力され、他方の信号E114Bは リセット回路120亿与えられる。リセット四 路12.0は信号E114Bの立上がりを検出し RSFF 110 をリセットする。ゲート112の5 3の入力爆子には発掘回路116からの発振べ ルス信号E116が入力される。ゲート112 は3入力全てがHレベルとなったときのみH レベルとなる信号E112を出力する。カウン タ」18は信号E112のペルス数をカウント· する。つまり、とのカウント値は被測定信号 E 5 4 の 1 ペルス期間中の発振回路 1 1 6 の発 第10図にインターパル湖定回路60の構成 扱イルス数に等しい。記録表示回路122はヵ ウンタ118により信号ES4の1ペルス側に カウントされた発振回路116のペルス数符を 記録扱示する。

以上のような構成を持つインターバル測定回路 60 により得られた各ペルスのペルス幅は、一般に誤 1 1 図に示すように、ペルス幅の平均値、を中心に正規分布となる。これを統計的に処理する等の方法により、ジャタを定量的に把機できる。

第12図は光ディスク34に対するピックアップ22の相対角度を変えた場合のジッタ数を評価するための例を示すグラフである。このグラフは、上記相対角度が増しても、初めはジッタはほとんど変化しないが、この相対角度の大きさがある値を越えると危波にジッタが増加することを示している。

なお、光ディスク3 4のデータ密度 が上がれ はピックアップ 2 2 と光ディスク 3 4 の 相対角 医等の影響による収益のため、レーザ光のピー ムが広がる。このため、彼出すべきピットの前 後に存在するピットの影響による光量変化が発 生する。この光景変化は光ディスク 3 4 の再生 時にシッタとなる。このシッタを検出できるよ

4. 図面の簡単を説明

第 1 図はこの発明の一実施 例に係るジッタ 砌 定装置の構造を示す図、第2図は第1図のジッ タ測定装置の信号処理系の一例を示すプロック 図、第3図は第2図におけるインデックス検出 回路の構成を例示する回路図、毎4図は第3図 の各部の信号の発生タイミングを説明する図、 部5図は第2図に示すコントロール回路(4の **構成を例示する図、ぶ6図は第2図に示す個心 湖定回路 5 6 に入力されるトラックエラー信号** と、その2値化信号との関係を説明する図、第 7 図は第2 図に示す協心測定回路 5 6 の構成例 を示す回路図、368図はデータコントロール回 路58の特成例を示すプロック図、第9図は第 2 図に示す2 似化回路5 4 が取り扱う信号の発 生タイミングを説明する図、 取10図は第2図 に示されるインターパル初定回路 6 0 の構成を 例示するナロック図、311図はインターパル 迦定回路 6 0 Kより 例定されたパルス似し対度 数 N の関係の説明図、項12図は光ディスクと

うに、以上説明した構成においては高密度配録 及び高密度再生のできる構成となっている。 こ こでは、第8図の発掘回路 102の発掘圏放数 が変り、データレートが変化する。

以上の説明においては、彼々の構成例を示した。 しかしこの発明はこれらの組成に限定され す、他の構成を用いてもよい。

また記録媒体として、光ディスクの場合について述べた。しかし、この発明はこれに限定されず、ピックアップの構造の相談、サーセ設裕の相異等はあっても、他の記録媒体例えば磁気ディスク、磁気テープ及びフロッピーディスクについても実施可能である。

以上説明したように、この発明によれば、多数の顧因が複雑にからみあって現われるシッタを各類因ごとに1つ1つ分離して確認かよび評価することができる。これにより、シッタと類因との関係を把握できる。よって、データの品質が評価される。

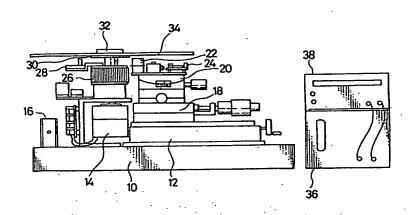
ピックアップの相対角度対ジックの関係を説明 する図。

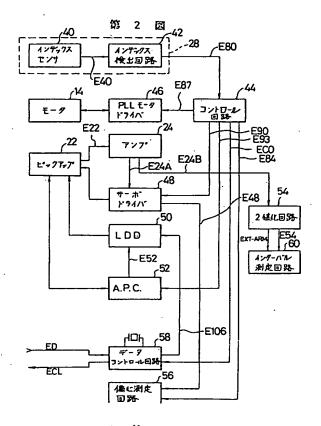
10…定盤、12…租励移動台、14…モー タ、 1 6 … LDD (レーサダイオードドライバ) 18…微勤移動台、20…角度調節級術、22 ···ピックアップ、24··・アンプ、26 ···上下勁 微調節機構、28…インデックス検出器、30 ... ターンテーナル、32 ··· ディスク止め、3 f ··· 光ディスク、36 ··· 信号処理部、38 ··· イン ターパル測定部、40…インデックスセンサ、 4 2 … インデックス検出回路、 4 4 … コントロ ール回路、 4 6 … PLL モータドライパ、 1 8 … サーポドライパ、 5 0 … LDD (レーザダイオー ドドライペ)、 5 2 ··· A.P.C (自伽パワーコン トローラ) 、 5 4 … 2 値化回路、 5 6 … 鍋心 **刺定回路、58…テータコントロール回路、** 6 0 -- インターペル 卿定回路、 7 0 , 9 5 -- コ ンペレータ、72.84.87.90,93. 96 ... インペータ、 74 ... ワンショット、76 …抵抗、18…キャパンタ。80…ナンドゲー

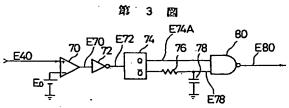
ト、81.85,38.91.110… RSFF (RSフリップフロップ)、82.86,89. 92…切稔たスイッチ、83…一回版ゲート、 94…ベッファ、97.118…カウンタ、 98…要示器、1700…ペッファレジスタ、 102…発掘回路、104…変調器、106… ゲート、112…ゲート、114…ベッファアンプ、アンプ、116…発振回路、120…りセット回

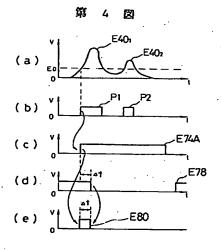
出與人代理人 弁理士 鈴 江 武 彦

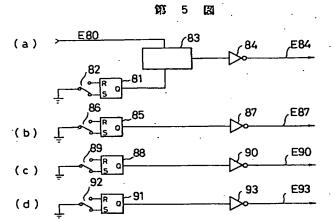
第 1 図

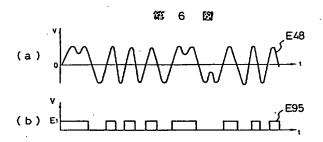


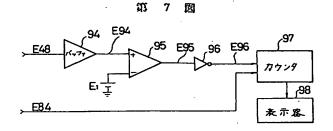






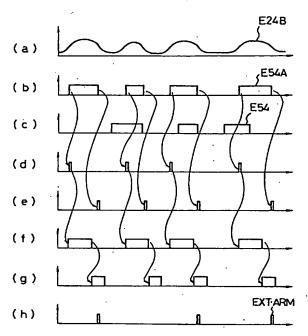


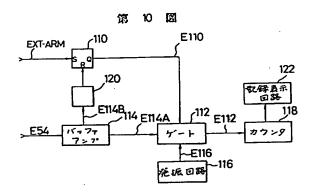


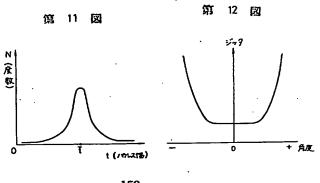


E102A E102B E102 ECL E104 TO6 E104 TO6 E105 E105 E105 E105 ECL ECL

第 8 图







-152-

手 統 補 正 書 gn 58* 3 1() i

特許庁長官 岩杉和夫 『

事件の表示
特顧昭 58-128434 号

2. 発明の名称

ソッタ 御 定 基 置

- 3. 補正をする者 事件との関係 様 管 川 河 人 (037) オリンパス光学工業株式会社
- 4. 代 理 人 住所 東京都港区北ノF91丁目26番5号 第17章ビル 〒 105 電話 03 (502) 3 1 8 1 (大代表) 氏名 (5847) 弁理士 鈴 江 武 彦 (公子) 建
- 5. 自宛 補正
- 6. 袖正の対象

贝细许全文

7.福正の内容

明知 5のかひ (竹なに変更なし)

